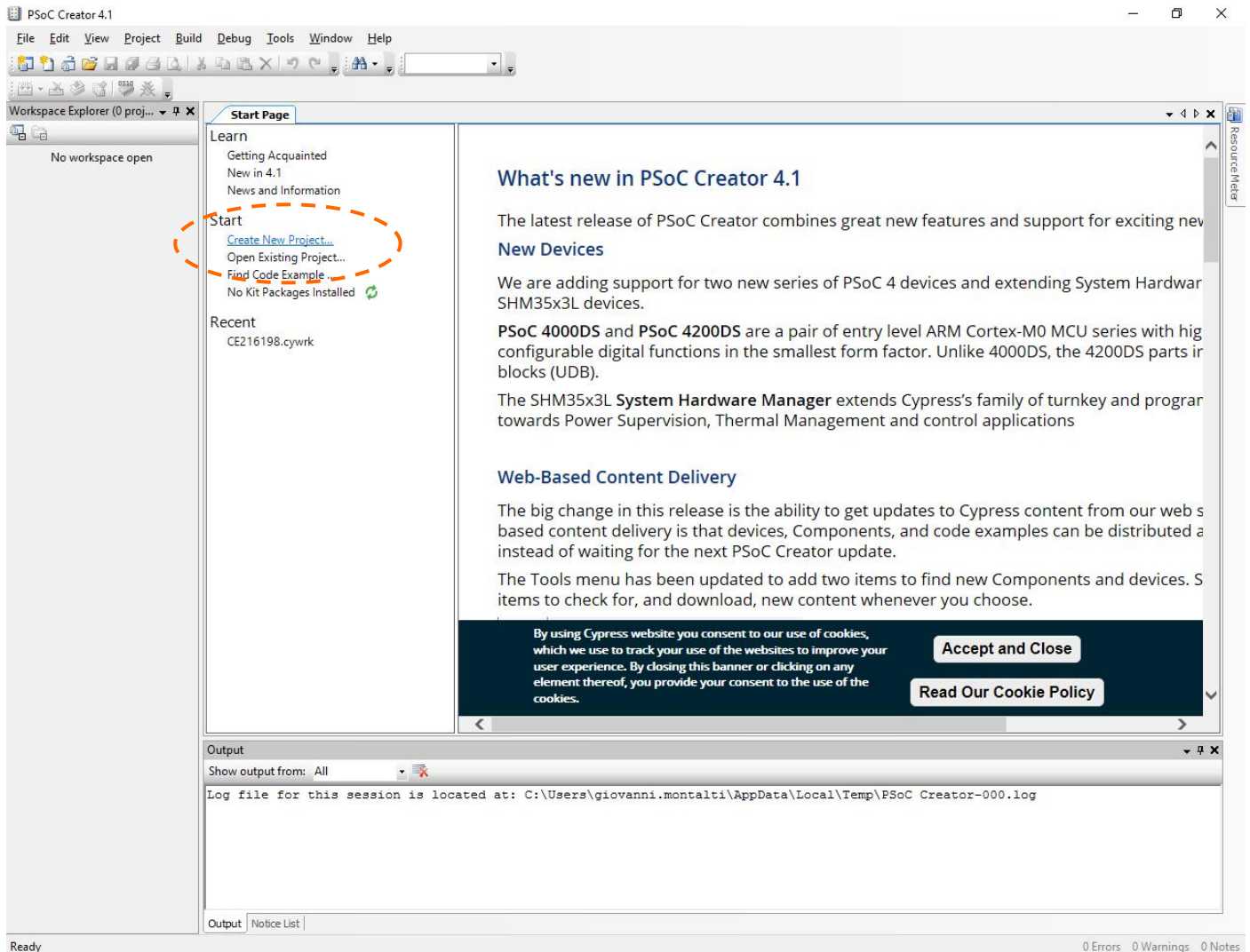


MiniGuida PsoC Creator 4.1 - Elettronica Digitale Programmabile

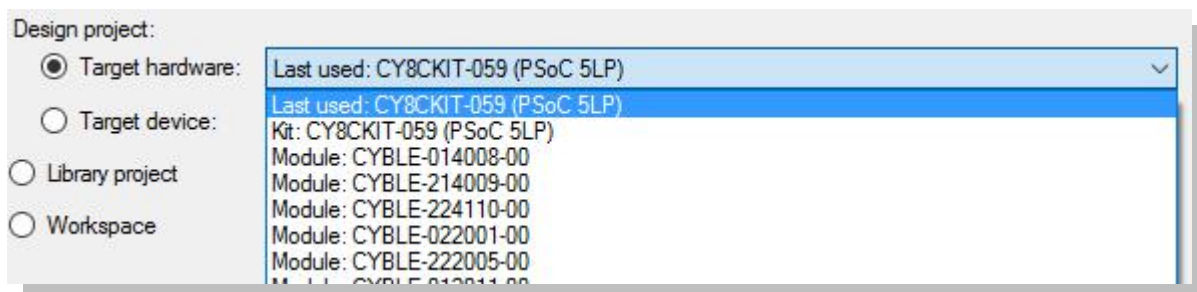
a) Aprire il programma:



b) Creare un nuovo progetto:

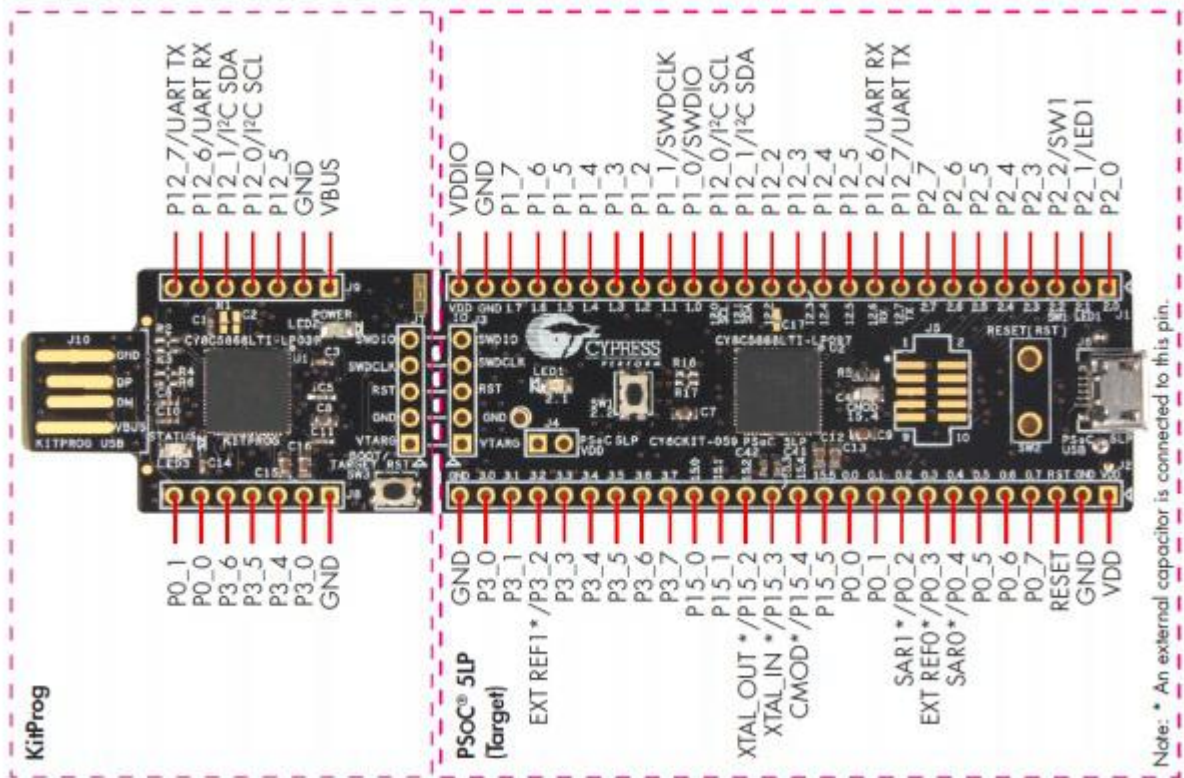


c) Selezionare come **Target Hardware**: *CY8KIT-059*



Corrispondente al dispositivo a nostra disposizione:

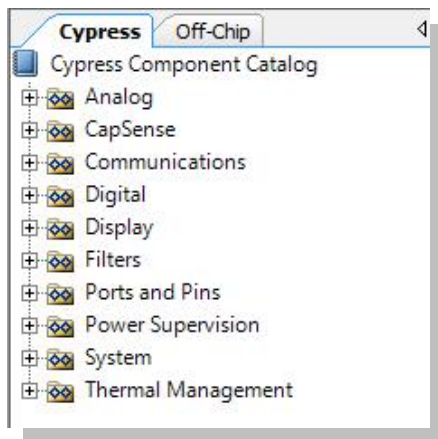
Figure 4-1. PSoC 5LP Prototyping Kit Pin Details



d) Selezionare un progetto vuoto (**Empty schematic**)

e) Denominare il progetto **Misuratorelivello**

Utilizzando i componenti posti a destra dello schermo:

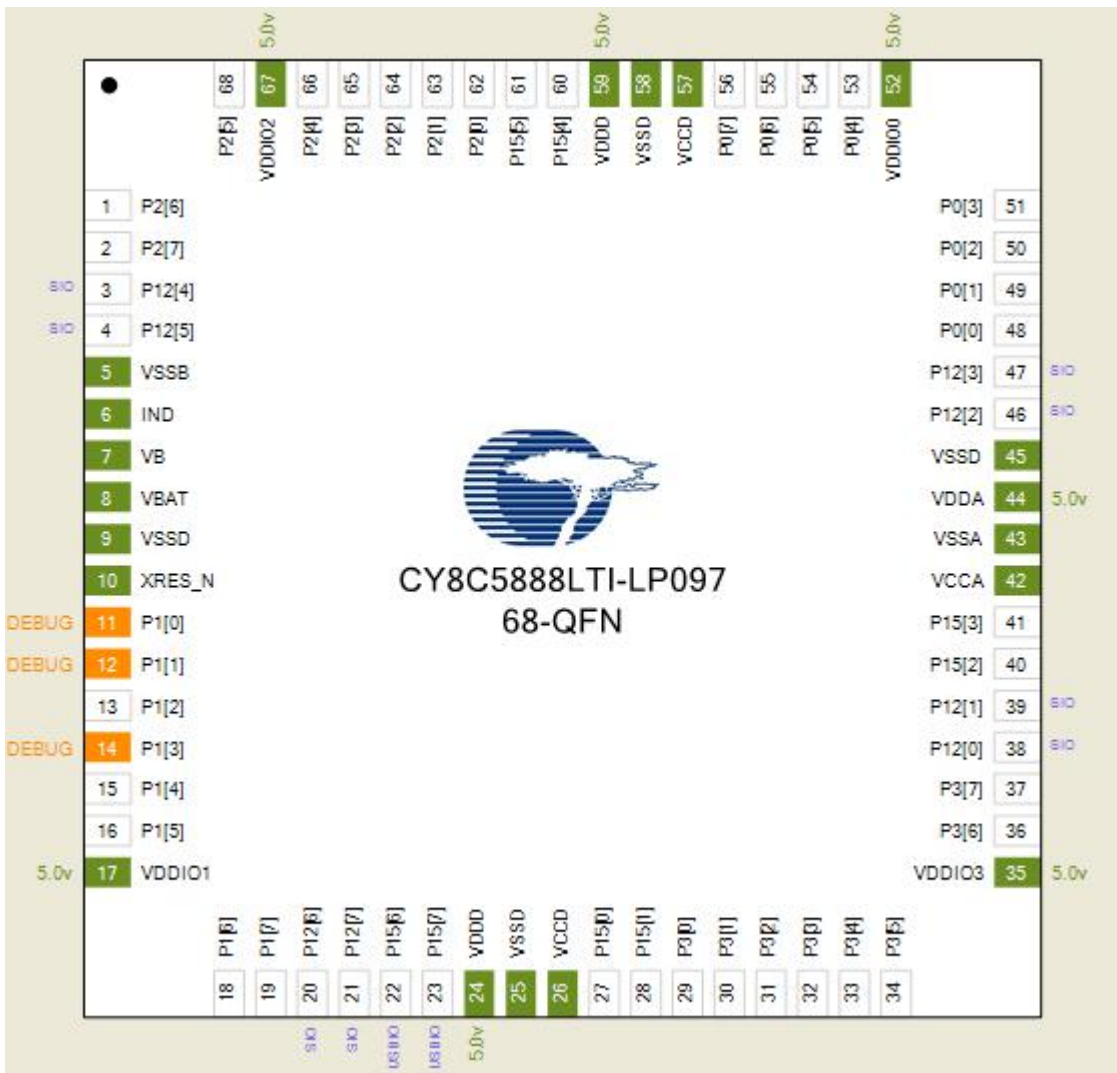


Utilizzando le librerie **Digital** e **Ports and Pins** , cablare la rete logica, inserendo dei pin digitali in ingresso e uscita.

Per testare il programma occorre associare i pin logici di ingresso e uscita ai pin fisici disponibili nell'hardware.

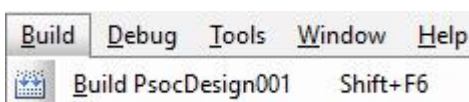
Questa operazione di mapping può essere fatta in modo automatico o assegnando manualmente i valori. Per eseguire il mapping, aprire il file del progetto con estensione **.cydwr**:

Click >> Design Wide Resources >> Pins

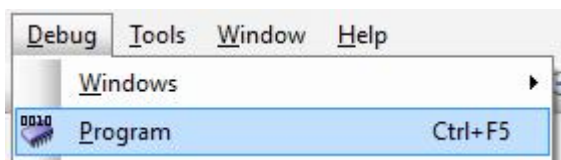


Viene mostrata la piedinatura del chip e possono essere associati i pin logici a quelli fisici, usando il mouse trascinare i pins logici su' quelli fisici disponibili.

Terminata l'assegnazione, compilare il file (**Build**)



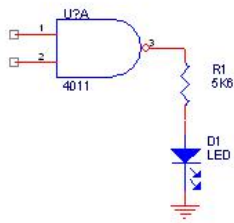
Inserire l'hardware nella porta USB del PC e programmarlo con il comando program



A questo punto, disattivare l'hardware ed estrarlo dalla porta USB del PC.

Connettere i piedini di ingresso utilizzando la breadboard in modo da poterli collegare a 5V oppure a massa.


Collegare le uscite ai 3 LED tramite il seguente circuito:



*TopDesign.cysch *Design01.cydw

VDDIO2 5.0v
ROSSO
GIALLO
VERDE
VDDIO3 5.0v

		P2[6] 68	P2[4] 66	P2[0] 64	P2[1] 63	P2[0] 62	P15[5] 61	P15[4] 60	VDDIO 59	VSSD 58	VCCD 57	P0[7] 56	P0[6] 55	P0[5] 54	P0[4] 53	VDDIO0 52			
1	P2[6]																P0[3] 51		
2	P2[7]																P0[2] 50		
3	P12[4]																P0[1] 49		
4	P12[5]																P0[0] 48		
5	VSSB																P12[3] 47	sio	
6	IND																P12[2] 46	sio	
7	VB																VSSD 45		
8	VBAT																VDDA 44	5.0v	
9	VSSD																VSSA 43		
10	XRES_N																VCCA 42		
11	P1[0]																P15[3] 41		
12	P1[1]																P15[2] 40		
13	P1[2]																P12[1] 39	sio	
14	P1[3]																P12[0] 38	sio	
15	P1[4]																P3[7] 37		
16	P1[5]																P3[6] 36		
17	VDDIO1																VDDIO3 35	5.0v	
		P1[6] 18	P1[7] 19	P12[6] 20	P12[7] 21	P15[6] 22	P15[7] 23	VDDIO 24	VSSD 25	VCCD 26	P15[0] 27	P15[1] 28	P3[0] 29	P3[1] 30	P3[2] 31	P3[0] 32	P3[4] 33	P3[5] 34	
				sio	sio	usio0	usio0	5.0v							L3	L2	L1	L0	



CY8C5888LTI-LP097
68-QFN

Name	
<input checked="" type="checkbox"/>	GIALLO
<input type="checkbox"/>	L0
<input type="checkbox"/>	L1
<input type="checkbox"/>	L2
<input type="checkbox"/>	L3
<input type="checkbox"/>	ROSSO
<input type="checkbox"/>	VERDE